

UTE

Spécification française harmonisée
Système CENELEC d'assurance de la qualité
Cédex 64

92052 PARIS LA DEFENSE

Téléphone : (1)47 68 50 20 Téléc : CEFUTE 620816F

CECC 90 202-030

EDITION 1 - Avril 1989

ISSUE 1 - Avril 1989



Page 1

Nombre total de pages :

Total number of pages : 21

COMPOSANTS ELECTRONIQUES SOUS ASSURANCE
DE QUALITE CONFORMEMENT A :

*ELECTRONIC COMPONENTS OF ASSESSED QUALITY
IN ACCORDANCE WITH :*

GS : CECC 90 000 (NF C 86-020)

SS : CECC 90 200 (NF C 86-100)

FS : CECC 90 202 (NF C 86-111)

UTE C 86-111 ADD. 2/A 26

Juin 1987

DESCRIPTION MECANIQUEBoîtiers :

Figures n°1 et n°2

Dimensions et références

Références internationales : CEI 191-2
Références nationales : 320-2

Boîtiers DG/DP :

Réf. Nationale : F105 ; F105A

(Voir schéma électrique de principe
et tableau 1-A)

Réf. CEI : 050G04 - 050G03

Boîtier FP(14) :

Réf. nationale : F179A

(voir schéma électrique de principe
et tableau 1)

SPECIFICATION PARTICULIERE POUR
MICROSTRUCTURES ANALOGIQUES
SELON FS 90 202

*DETAIL SPECIFICATION FOR
ANALOGUE INTEGRATED CIRCUITS
IN ACCORDANCE WITH FS 90 202*

Amplificateur opérationnel
Quadruple - Bipolaire

324 cat. B

TECHNOLOGIE DE FABRICATION :
TYPICAL CONSTRUCTION :

Pastille : Silicium monolithique

Technologie : Bipolaire

Boîtiers : Céramique ou plastique

Connexions cuivre ou Kovar ou Fe Ni

NIVEAU D'ASSURANCE DE QUALITE

ASSESSMENT LEVEL :

P, Y, L

APPLICATION ELECTRIQUE - ELECTRICAL APPLICATION

- Domaine étendu de tension d'alimentation.
 - soit en mono source de tension : 32 Vdc
 - soit en double source de tension : ± 16 Vdc
- Très faible courant de polarisation d'entrée : 250 nAdc max. à + 25°C
- La gamme de tension d'entrée en mode commun inclue la masse.
- Compensation interne en fréquence.
- Protection en sorties contre les courts-circuits.
- Extended Power supply :
 - either single operation : $V_{CC} = 32$ Vdc max.
 - or double operation : $V_{CC}/V_{EE} = \pm 16$ Vdc max.
- Very low input bias current : $I_{IBA} = 250$ nAdc max. at $T_{amb} = + 25^\circ\text{C}$
- Common mode voltage range includes ground.
- Internally frequency compensated.
- Short-circuit protected outputs.

Se reporter à la liste des Produits Homologués CECC 90 200 en vigueur pour connaître les fabricants dont les composants conformes à cette spécification particulière sont homologués.
Information about manufacturers who have components qualified to this detail specification is available in the current CECC 90 200: Qualified Products List.

A26

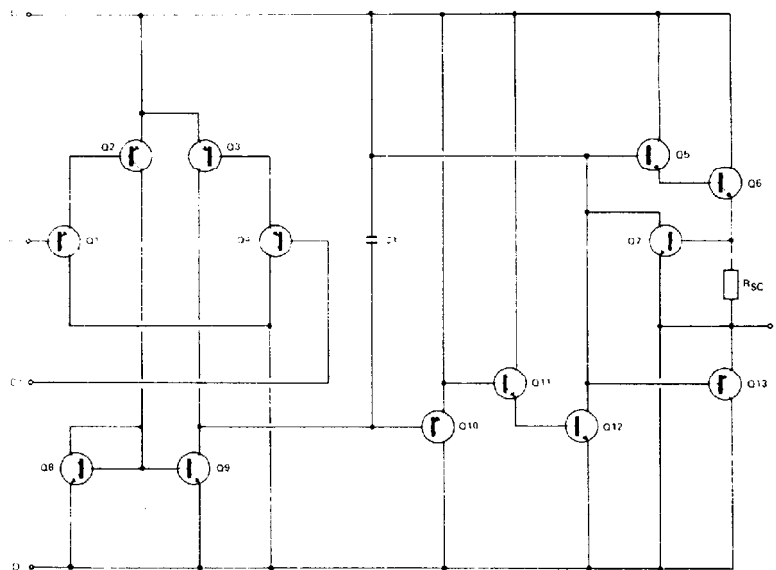
- 2 -

CECC 90202- 030

SELON CECC 90202
According to Blank Detail Specification
CECC 90202

SCHEMA DE PRINCIPE ELECTRIQUE (1 SECTION)

(BASIC ELECTRICAL CIRCUIT (1 SECTION))



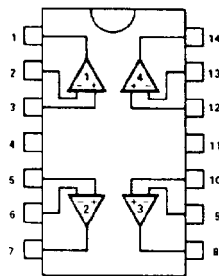
BOITIER - VUE DE DESSUS

(CASE - TOP VIEW)

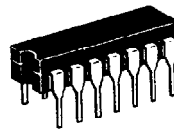
. LM324 fig. 1

. fig. 2

DG
DP
FP (14)



DG
DP



FP (14)

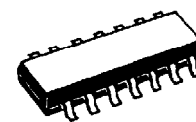


TABLEAU 1

TABLE 1

- 3 -

CECC 90202- 030

SELON CECC 90202
According to Blank Detail Specification
CECC 90202

BROCHAGE DES MODELES D'AMPLIFICATEURS OPERATIONELS

CONNECTION OF TERMINAL PINS FOR TYPES OF OPERATIONAL AMPLIFIERS

Fonction de la broche de connexion <i>Function of terminal pins</i>	Symbole * <i>Symbol *</i>	Numéros de la broche des boîtiers <i>Numbering of pins for each type of can</i>			
		Ampli 1	Ampli 2	Ampli 3	Ampli 4
Broches non connectées intérieurement <i>Pins not interconnected</i>	N-C				
Entrée inversée <i>Inverting input</i>	B	2	6	9	13
Entrée non inversée <i>Non-inverting input</i>	C	3	5	10	12
V_{CC}	G	4	4	4	4
V_{EE}	D	11	11	11	11
Sortie <i>Output</i>	F	1	7	8	14
Annulation de la tension de décalage <i>Compensation of internally input offset voltage</i>	A				
	E				
	H				

* Symbole des sorties du schéma électrique équivalent
Output symbols of equivalent schematic diagram

Boîtiers DG, DP, FP(14) - LM 324 cat.
Cases

TABLEAU 2

VALEURS LIMITES ABSOLUES

à $T_{amb} = 25^{\circ}\text{C}$ sauf indications contraires

Paragraphe de la B.D.S.	Définition des valeurs limites Pas pour des besoins de contrôle	Symbole	Valeurs et / ou conditions d'emplois limites
2.1	Tensions maximale et minimale d'alimentation	$\frac{V_{CC}}{V_{EE}}$	$V_{CC} = + 32 \text{ Vdc}$ $V_{EE} = 0 \text{ Vdc}$ ou $V_{CC}/V_{EE} = \pm 16 \text{ Vdc}$
2.3	Courant direct d'entrée maximal	I_{IFA}	Si une entrée polarisée négativement, $I_{IFA} = 50 \text{ mAdc}$ pour $V_I \leq - 0,3 \text{ Vdc}$
2.4	Dissipation de puissance interne permanente maximale avec référence courbe ou facteur de réduction (f) de T_{amb} .	P_{DA} Facteur de réduction $\text{mW}/^{\circ}\text{C}$	$T_{JA} = 150^{\circ}\text{C}$ Pour P_{DA} et R_{th} voir note A après tableau 3.
2.5	Tension maximale d'entrée en mode commun	V_{ICA}	$-0,3 \text{ Vdc} \leq V_{ICA} \leq +32 \text{ Vdc}$ Voir note B après tableau 3.
2.6	Tension maximale d'entrée en mode différentiel	V_{IDA}	$V_{IDA} = + 32 \text{ Vdc}$ $V_{IDB} = - 32 \text{ Vdc}$
2.7	Température ambiante de fonctionnement ou du point référence min et max	T_{amb}	$0^{\circ}\text{C} \leq T_{amb} \leq + 70^{\circ}\text{C}$
2.8	Température de stockage minimale et maximale	T_{stg} (1) (2)	$-65^{\circ}\text{C} < T_{stg} \leq +150^{\circ}\text{C}$ $-55^{\circ}\text{C} < T_{stg} \leq +125^{\circ}\text{C}$
2.9	Conditions limites mécaniques ou d'environnement particulières au dispositif		non applicable
2.10	Toute interdépendance des conditions limites à être précisées ici		non applicable
2.11	Valeur maximale du courant de court-circuit et la durée du court-circuit	$\frac{I_{OSA}}{I_{OS}}$	$I_{OSA} = 50 \text{ mAdc}$ pour $V_{CC} \leq 5 \text{ Vdc}$ et un amplificateur à la fois

NOTE : § 2.2 de la BDS a été supprimé ici car il n'est pas applicable dans la spécification particulière

(1) boîtier en céramique ; (2) boîtier en plastique



TABLE 2
RATINGS (LIMITING VALUES)

at $T_{amb} = 25^{\circ}\text{C}$ unless otherwise specified

Blank detail specification paragraph	Definition of Ratings (Limiting values) Not for inspection purposes	Symbol	Values and / or limits of employment conditions
2.1	Maximum and minimum power supply voltage	$\frac{V_{CC}}{V_{EE}}$	$V_{CC} = + 32 \text{ Vdc}$ $V_{EE} = 0 \text{ Vdc}$ or $V_{CC}/V_{EE} = \pm 16 \text{ Vdc}$
2.3	Maximum input direct current	I_{IFA}	If one input negative bias : $I_{IFA} = 50 \text{ mAdc}$ For $V_I \leq - 0,3 \text{ Vdc}$
2.4	Maximum continuous internal power dissipation with reference to derating curve or factor related to reference point temperature or ambient temperature	P_{DA} reduction factor : $\text{mW}/^{\circ}\text{C}$	$T_{JA} = 150^{\circ}\text{C}$ For P_{DA} and R_{th} see note A after table 3.
2.5	Maximum common mode input voltage	V_{ICA}	$-0,3 \text{ Vdc} \leq V_{ICA} \leq +32 \text{ Vdc}$ See note B after table 3.
2.6	Maximum differential mode input voltage	V_{IDA}	$V_{IDA} = + 32 \text{ Vdc}$ $V_{IDB} = - 32 \text{ Vdc}$
2.7	Maximum and minimum ambient or reference point operating temperature	T_{amb}	$0^{\circ}\text{C} \leq T_{amb} \leq + 70^{\circ}\text{C}$
2.8	Maximum and minimum storage temperature	T_{stg} (1) (2)	$-65^{\circ}\text{C} \leq T_{stg} \leq +150^{\circ}\text{C}$ $-55^{\circ}\text{C} \leq T_{stg} \leq +125^{\circ}\text{C}$
2.9	Any specific mechanical or environmental rating peculiar to the device		not applicable
2.10	Any interdependence of limiting conditions		not applicable
2.11	Maximum value of output short-circuit current and duration	$\frac{I_{OSA}}{t_{OS}}$	$I_{OSA} = 50 \text{ mAdc}$ for $V_{CC} < 5 \text{ Vdc}$ and one amplifier at once

NOTE : § 2.2 is not mentioned because not applicable to this specification

(1) ceramic case ; (2) plastic case

TABLEAU 3

- 6 -

CECC 90202- 030

Selon Spécification
BDS CECC 90202CONDITIONS D'UTILISATION RECOMMANDÉES ET
CARACTÉRISTIQUES ASSOCIÉES

(Pas pour des besoins de contrôle)

Paragraphe de la BDS	Définition des conditions d'utilisation recommandées et caractéristiques associées	Symbole	Valeurs des conditions d'utilisation recommandées et caractéristiques associées
3.0	Conditions générales de mesures		Voir circuit général de mesure et de conditions spécifiées en CECC 90200 $V_{CC} = + 5 \text{ Vdc}$ $V_{EE} = 0 \text{ Vdc}$
3.1	Tension(s) d'entrée à $T_{amb} = 25^{\circ}\text{C}$	V_I	$V_{ICA} = 28 \text{ Vdc}$ ($V_{CC} = 30 \text{ Vdc}$) pour toute la gamme de température de fonctionnement.
3.5	Impédance d'entrée en petits signaux à $T_{amb} = 25^{\circ}\text{C}$	Z_I	$Z_I = 1 \text{ M}\Omega$ (valeur typique)
3.6	Impédance de sortie à $T_{amb} = 25^{\circ}\text{C}$	Z_O	$Z_O = 75 \Omega$ (valeur typique)
3.20	Bruit à $T_{amb} = 25^{\circ}\text{C}$ Densité en valeurs	V_n	Valeur typique-RS nul $f = 10\text{Hz}: V_n = 50 \text{ nV}/\sqrt{\text{Hz}}$ $f = 120\text{Hz}: V_n = 35 \text{ nV}/\sqrt{\text{Hz}}$ $f = 1000\text{Hz}: V_n = 30 \text{ nV}/\sqrt{\text{Hz}}$

NOTE : Pour les autres caractéristiques (§ 3.0 à 3.24) voir Tableau 4 - les mesures correspondantes garanties

NOTE A: P_{DA} et R_{th} - Valeurs limites absolues : $P_{DA} = 500 \text{ mW}$ pour les boîtiers DG et DP $P_{DA} = 400 \text{ mW}$ pour le boîtier FP(14) $R_{th} = 10 \text{ mW}/^{\circ}\text{C}$ pour les boîtiers DG et DP

P_{DA} est indiqué dans le cas où tous les amplificateurs dans une même encapsulation sont en fonctionnement simultané.

- Les composants sont câblés sur un substrat en verre époxy de $6\text{cm} \times 3\text{cm} \times 0,15\text{cm}$ comportant une surface de cuivre de 30 mm^2 et une épaisseur de $35 \mu\text{m}$.

NOTE B : La tension maximale absolue d'entrée ne doit pas dépasser la tension d'alimentation

TABLE 3

CECC 90202 - 030

According to Blank Detail Specification
CECC 90202RECOMMENDED CONDITIONS OF USE AND ASSOCIATED
CHARACTERISTICS

(Not for inspection purpose)

Blank detail specification paragraph	Definition of recommended conditions of use and associated characteristics	Symbol	Values of recommended conditions of use and associated characteristics
3.0	General conditions of measurements		See general measurement circuit and specified conditions of CECC 90200 $V_{CC}=+5\text{ Vdc}$ $V_{EE}=0\text{ Vdc}$
3.1	Supply voltage at $T_{\text{amb}} = 25^{\circ}\text{C}$	V_I	$V_{ICA}=28\text{ Vdc}$ ($V_{CC}=30\text{ Vdc}$) For all operating ambient temperature range
3.5	Small signal input impedance at $T_{\text{amb}} = 25^{\circ}\text{C}$	Z_I	$Z_I = 1\text{ M}\Omega$ (typical value)
3.6	Output impedance at $T_{\text{amb}} = 25^{\circ}\text{C}$	Z_O	$Z_O = 75\ \Omega$ (typical value)
3.20	Noise figure at $T_{\text{amb}} = 25^{\circ}\text{C}$	V_n	Typical value-RS null $f=10\text{Hz}: V_n=50\text{ nV}/\sqrt{\text{Hz}}$ $f=120\text{Hz}: V_n=35\text{ nV}/\sqrt{\text{Hz}}$ $f=1000\text{Hz}: V_n=30\text{ nV}/\sqrt{\text{Hz}}$

NOTE : For the other characteristics (§3.0 to 3.24) refer to Table 4 (guaranteed measurements)

NOTE A : P_{DA} and R_{th} ratings (limiting values) : $P_{DA} = 500\text{ mW}$ for cases DG and DP $P_{DA} = 400\text{ mW}$ for case FP(14) $R_{th} = 10\text{ mW}/^{\circ}\text{C}$ for cases DG and DP- Devices are bonded on a 6cm x 3cm x 0,15 cm glass epoxy substrate with 30 mm² of 35 μm thickcopper. P_{DA} is stated for all operating amplifiers at once in the same encapsulation.

NOTE B : The absolute maximum input voltage does not exceed the supply voltage.