

UTE

Spécification française harmonisée
Système CENELEC d'assurance de la qualité
Cédex 64

92052 PARIS LA DEFENSE

Téléphone : (1)47 68 50 20 Téléc : CEFUTE 620816F

CECC 90 202-033

EDITION 1 - Avril 1989

ISSUE 1 - Avril 1989



Page 1

Nombre total de pages : 22
Total number of pages :

COMPOSANTS ELECTRONIQUES SOUS ASSURANCE
DE QUALITE CONFORMEMENT A :

*ELECTRONIC COMPONENTS OF ASSESSED QUALITY
IN ACCORDANCE WITH :*

GS : CECC 90 000 (NF C 86-020)

SS : CECC 90 200 (NF C 86-100)

FS : CECC 90 202 (NF C 86-111)

UTE C 86-111 ADD. 2/A 29

Juin 1987

DESCRIPTION MECANIQUE

Boîtiers : voir figures 1 et 2.

Dimensions et références

Références internationales : CEI 191-2
Références nationales : 320-2

Boîtiers DG :

Réf. Nationale : F105 ; F105A
(Voir schéma électrique de principe
et tableau 1-A)

Réf. CEI : 050G04 - 050G03

Boîtier PC :

Réf. nationale : F208A
(voir schéma électrique de principe
et tableau 1-B)

**SPECIFICATION PARTICULIERE POUR
MICROSTRUCTURES ANALOGIQUES
SELON FS 90 202**

*DETAIL SPECIFICATION FOR
ANALOGUE INTEGRATED CIRCUITS
IN ACCORDANCE WITH FS 90 202*
Amplificateur opérationnel
Quadruple - Bipolaire

148 cat. C

**TECHNOLOGIE DE FABRICATION:
TYPICAL CONSTRUCTION:**

Pastille : Silicium monolithique
Technologie : Bipolaire
Boîtiers : Céramique
Connexions cuivre ou Kovar ou Fe Ni

**NIVEAU D'ASSURANCE DE QUALITE
ASSESSMENT LEVEL:**

P, Y, L

APPLICATION ELECTRIQUE - ELECTRICAL APPLICATION

- Chaque amplificateur est fonctionnellement équivalent au modèle 741.
- Faible courant de décalage : 25 nAdc max. à + 25°C
- Faible courant de polarisation d'entrée : 100 nAdc max. à + 25°C
- L'étage de sortie en classe AB élimine la distorsion de raccordement.
- Faible courant d'alimentation : $I_{SA} = 3,6$ mAdc (tous les amplificateurs en service).
- Compensation interne en Fréquence et protection contre les courts-circuits.

- Each amplifier is functionally equivalent to the LM 741.
- Low input offset current : 25 nAdc max. at $T_{amb} = + 25^\circ\text{C}$
- Low input bias current : 100 nAdc max. at $T_{amb} = + 25^\circ\text{C}$
- Class AB output stage eliminates crossover distortion.
- Low power supply current : $I_{SA} = 3,6$ mAdc (all amplifiers being operating).
- Internally frequency compensated and short-circuit protection.

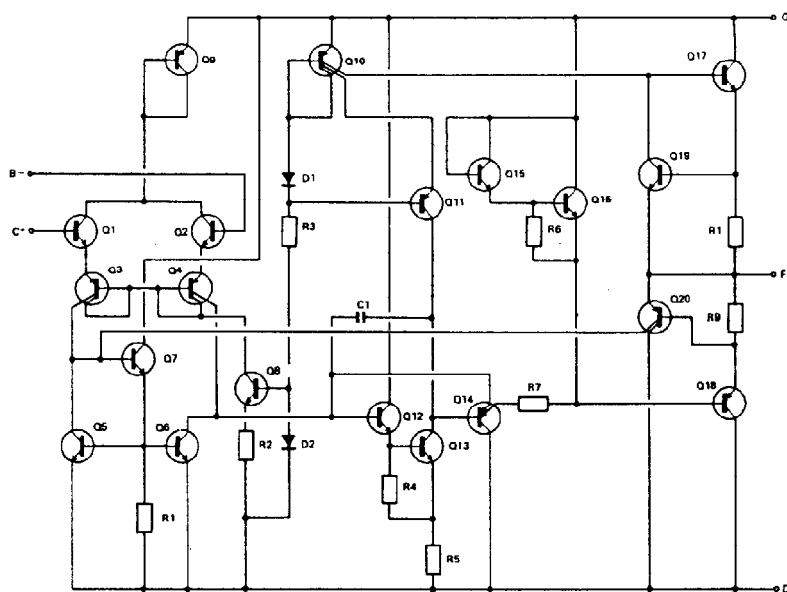
Se reporter à la liste des Produits Homologués CECC 00 200 en vigueur pour connaître les fabricants dont les composants conformes à cette spécification particulière sont homologués.
Information about manufacturers who have components qualified to this detail specification is available in the current CECC 00 200: Qualified Products List.



Documents

Document Sharing Hub

SCHEMA DE PRINCIPE ELECTRIQUE (1 SECTION)
(BASIC ELECTRICAL CIRCUIT (1 SECTION))

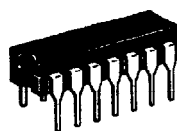
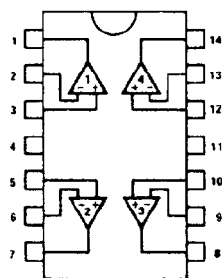


BOITIER - VUE DE DESSUS

(CASE - TOP VIEW)

. LM148 fig. 1

DG



. fig. 2

PC

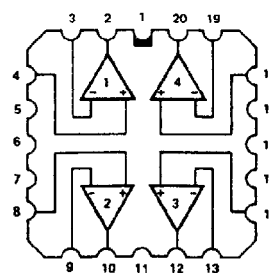


TABLEAU 1 A
TABLE 1 A

CECC 90202-033

SELON CECC 90202
According to Blank Detail Specification
CECC 90202

BROCHAGE DES MODELES D'AMPLIFICATEURS OPERATIONELS
CONNECTION OF TERMINAL PINS FOR TYPES OF OPERATIONAL AMPLIFIERS

Fonction de la broche de connexion <i>Function of terminal pins</i>	Symbole * <i>Symbol *</i>	Numéros de la broche des boîtiers <i>Numbering of pins for each type of can</i>			
		Ampli 1	Ampli 2	Ampli 3	Ampli 4
Broches non connectées intérieurement <i>Pins not interconnected</i>	N-C				
Entrée inversée <i>Inverting input</i>	B	2	6	9	13
Entrée non inversée <i>Non-inverting input</i>	C	3	5	10	12
V_{CC}	G	4	4	4	4
V_{EE}	D	11	11	11	11
Sortie <i>Output</i>	F	1	7	8	14
Annulation de la tension de décalage <i>Compensation of internally input offset voltage</i>	A				
	E				
	H				

* Symbole des sorties du schéma électrique équivalent
Output symbols of equivalent schematic diagram

Boîtier DG - LM 148 cat C
Case

TABLEAU 1 B
TABLE 1 B

CECC 90202- 033

SELON CECC 90202
 According to Blank Detail Specification
 CECC 90202

BROCHAGE DES MODELES D'AMPLIFICATEURS OPERATIONELS
CONNECTION OF TERMINAL PINS FOR TYPES OF OPERATIONAL AMPLIFIERS

Fonction de la broche de connexion <i>Function of terminal pins</i>	Symbole * <i>Symbol *</i>	Numéros de la broche des boîtiers <i>Numbering of pins for each type of can</i>			
		Ampli 1	Ampli 2	Ampli 3	Ampli 4
Broches non connectées intérieurement <i>Pins not interconnected</i>	N-C	1 - 5 - 7 - 11 - 15 - 17			
Entrée inversée <i>Inverting input</i>	B	3	9	13	19
Entrée non inversée <i>Non-inverting input</i>	C	4	8	14	18
V_{CC}	G	6	6	6	6
V_{EE}	D	16	16	16	16
Sortie <i>Output</i>	F	2	10	12	20
Annulation de la tension de décalage <i>Compensation of internally input offset voltage</i>	A				
	E				
	H				

* Symbole des sorties du schéma électrique équivalent
Output symbols of equivalent schematic diagram

Boîtier PC - LM 148 cat. C
 Case

TABLEAU 2**VALEURS LIMITES ABSOLUES**à $T_{amb} = 25^{\circ}\text{C}$ sauf indications contraires

Paragraphe de la B.D.S.	Définition des valeurs limites Pas pour des besoins de contrôle	Symbole	Valeurs et / ou conditions d'emplois limites
2.1	Tensions maximale et minimale d'alimentation	$\frac{V_{CC}}{V_{EE}}$	+ 22 Vdc - 22 Vdc
2.3	Courant direct d'entrée maximal	I_{IFA}	non applicable
2.4	Dissipation de puissance interne permanente maximale avec référence courbe ou facteur de réduction (η) de T_{amb} .	P_{DA} Facteur de réduction mW/°C	$T_{JA} = + 150^{\circ}\text{C}$ Pour P_{DA} et R_{th} voir note A après tableau 3.
2.5	Tension maximale d'entrée en mode commun	V_{ICA}	$V_{ICA} = \pm 22 \text{ Vdc}$ Voir note B après tableau 3.
2.6	Tension maximale d'entrée en mode différentiel	V_{IDA}	$V_{IDA} = \pm 44 \text{ Vdc}$
2.7	Température ambiante de fonctionnement ou du point référence min et max	T_{amb}	$- 55^{\circ}\text{C} \leq T_{amb} \leq +125^{\circ}\text{C}$
2.8	Température de stockage minimale et maximale	T_{stg}	$- 65^{\circ}\text{C} \leq T_{amb} \leq + 150^{\circ}\text{C}$
2.9	Conditions limites mécaniques ou d'environnement particulières au dispositif		Non applicable
2.10	Toute interdépendance des conditions limites à être précisées ici		Non applicable
2.11	Valeur maximale du courant de court-circuit et la durée du court-circuit	$\frac{I_{OSA}}{I_{OS}}$	$I_{OSA} = 55 \text{ mAdc}$ pour $V_{CC} \leq 15 \text{ Vdc}$ et un amplificateur à la fois.

NOTE : § 2.2 de la BDS a été supprimé ici car il n'est pas applicable dans la spécification particulière

TABLE 2
RATINGS (LIMITING VALUES)

at $T_{amb} = 25^{\circ}\text{C}$ unless otherwise specified

Blank detail specification paragraph	Definition of Ratings (Limiting values) Not for inspection purposes	Symbol	Values and / or limits of employment conditions
2.1	Maximum and minimum power supply voltage	$\frac{V_{CC}}{V_{EE}}$	+ 22 Vdc - 22 Vdc
2.3	Maximum input direct current	I_{IFA}	Not applicable
2.4	Maximum continuous internal power dissipation with reference to derating curve or factor related to reference point temperature or ambient temperature	P_{DA} reduction factor : mW/°C	$T_{JA} = + 150^{\circ}\text{C}$ For P_{DA} and R_{th} see note A after table 3.
2.5	Maximum common mode input voltage	V_{ICA}	$V_{ICA} = \pm 22 \text{ Vdc}$ See note B after table 3.
2.6	Maximum differential mode input voltage	V_{IDA}	$V_{IDA} = \pm 44 \text{ Vdc}$
2.7	Maximum and minimum ambient or reference point operating temperature	T_{amb}	$- 55^{\circ}\text{C} \leq T_{amb} \leq +125^{\circ}\text{C}$
2.8	Maximum and minimum storage temperature	T_{stg}	$- 65^{\circ}\text{C} \leq T_{amb} \leq + 150^{\circ}\text{C}$
2.9	Any specific mechanical or environmental rating peculiar to the device		Not applicable
2.10	Any interdependence of limiting conditions		Not applicable
2.11	Maximum value of output short-circuit current and duration	$\frac{I_{OSA}}{t_{OS}}$	$I_{OSA} = 55 \text{ mAdc}$ for $V_{CC} \leq 15 \text{ Vdc}$ and one amplifier at once

NOTE : § 2.2 is not mentioned because not applicable to this specification

TABLEAU 3**CONDITIONS D'UTILISATION RECOMMANDÉES ET
CARACTÉRISTIQUES ASSOCIÉES**

(Pas pour des besoins de contrôle)

Paragraphe de la BDS	Définition des conditions d'utilisation recommandées et caractéristiques associées	Symbole	Valeurs des conditions d'utilisation recommandées et caractéristiques associées
3.0	Conditions générales de mesures		Voir circuit général de mesure et de conditions spécifiées en CECC 90200 $V_{CC} = + 15 \text{ Vdc}$ $V_{EE} = - 15 \text{ Vdc}$
3.1	Tension(s) d'entrée à $T_{amb} = 25^\circ\text{C}$	V_I	$V_{ICB} = \pm 12 \text{ Vdc}$ pour $V_{CC}/V_{EE} = \pm 15 \text{ Vdc}$
3.5	Impédance d'entrée en petits signaux à $T_{amb} = 25^\circ\text{C}$	Z_I	$Z_I = 0,8 \text{ M}\Omega$ (Val. Min.) $Z_I = 2 \text{ M}\Omega$ (valeur typique)
3.6	Impédance de sortie à $T_{amb} = 25^\circ\text{C}$	Z_o	$Z_o = 75 \Omega$ (valeur typique)
3.20	Bruit à $T_{amb} = 25^\circ\text{C}$ Densité en valeurs et $V_{CC}/V_{EE} = \pm 15 \text{ Vdc}$	V_n	Valeur typique-RS nul $f = 10\text{Hz}: V_n = 25 \text{ nV}/\sqrt{\text{Hz}}$ $f = 120\text{Hz}: V_n = 22 \text{ nV}/\sqrt{\text{Hz}}$ $f = 1000\text{Hz}: V_n = 19 \text{ nV}/\sqrt{\text{Hz}}$

NOTE : Pour les autres caractéristiques (§ 3.0 à 3.24) voir Tableau 4 - les mesures correspondantes garanties

NOTE A : P_{DA} et R_{th} - Valeurs limites absolues :

$P_{DA} = 500 \text{ mW}$ pour les boîtiers DG et PC
 $R_{th} = 10 \text{ mW}/^\circ\text{C}$ pour le boîtier DG
 $R_{th} = 11 \text{ mW}/^\circ\text{C}$ pour le boîtier PC

P_{DA} est indiqué dans le cas où
 tous les amplificateurs dans une
 même encapsulation sont en
 fonctionnement simultané.

- Les composants sont cablés sur un substrat en verre époxy de $6\text{cm} \times 3\text{cm} \times 0,15\text{cm}$ comportant une surface de cuivre de 30 mm^2 et une épaisseur de $35 \mu\text{m}$.

NOTE B : Pour des tensions d'alimentation inférieures à $\pm 22 \text{ Vdc}$, la tension d'entrée maximale absolue ne doit pas dépasser la tension d'alimentation.