

Leiterplatten und Flachbaugruppen
Konstruktion und AnwendungTeil 1: Allgemeine Anforderungen – Hauptabschnitt 1: Gesichtspunkte
zur Ebenheit von elektronischen Baugruppen
(IEC 61188-1-1 : 1997) Deutsche Fassung EN 61188-1-1 : 1997

EN 61188-1-1

Diese Norm enthält die deutsche Übersetzung der Internationalen Norm

IEC 61188-1-1

ICS 31.180

Deskriptoren: Leiterplatte, Baugruppe, Ebenheit, Konstruktion, Anforderung

Printed boards and printed board assemblies – Design and use – Part 1-1:
Generic requirements – Flatness considerations for electronic assemblies
(IEC 61188-1-1 : 1997);

German version EN 61188-1-1 : 1997

Cartes imprimées et cartes imprimées équipées – Conception et utilisation –
Partie 1-1: Prescriptions génériques – Considérations concernant la planéité
d'ensembles électroniques (CEI 61188-1-1 : 1997);

Version allemande EN 61188-1-1 : 1997

Die Europäische Norm EN 61188-1-1 : 1997 hat den Status einer Deutschen Norm.**Nationales Vorwort**

Für die vorliegende Norm ist das nationale Arbeitsgremium K 661 "Gedruckte Schaltungen" der Deutschen Elektrotechnischen Kommission im DIN und VDE (DKE) zuständig.

Für den Fall einer undatierten Verweisung im normativen Text (Verweisung auf eine Norm ohne Angabe des Ausgabedatums und ohne Hinweis auf eine Abschnittsnummer, eine Tabelle, ein Bild usw.) bezieht sich die Verweisung auf die jeweils neueste gültige Ausgabe der in Bezug genommenen Norm.

Für den Fall einer datierten Verweisung im normativen Text bezieht sich die Verweisung immer auf die in Bezug genommene Ausgabe der Norm.

Der Zusammenhang der zitierten Normen mit den entsprechenden Deutschen Normen ist nachstehend wiedergegeben. Zum Zeitpunkt der Veröffentlichung dieser Norm waren die angegebenen Ausgaben gültig.

IEC hat 1997 die Benummerung der IEC-Publikationen geändert. Zu den bisher verwendeten Normnummern wird jeweils 60000 addiert. So ist zum Beispiel aus IEC 68 nun IEC 60068 geworden.

Europäische Norm	Internationale Norm	Deutsche Norm
EN 61189-2 : 1997 + Corr. August	IEC 61189-2 : 1997	DIN EN 61189-2 : 1997-10

Norm-Inhalt war veröffentlicht als E DIN 52(Sec)435 : 1993-11.

Nationaler Anhang NA (informativ)**Literaturhinweise**

DIN EN 61189-2

Prüfverfahren für Elektromaterialien, Leiterplatten und andere Verbindungsstrukturen und Baugruppen –

Teil 2: Prüfverfahren für Materialien für Verbindungsstrukturen (IEC 61189-2 : 1997);

Deutsche Fassung EN 61189-2 : 1997 + Corrigendum : 1997

Fortsetzung 7 Seiten EN

Deutsche Elektrotechnische Kommission im DIN und VDE (DKE)

ICS 31.180

Deskriptoren: Gedruckte Schaltungen, Leiterplatten und Flachbaugruppen, Konstruktion, Anwendung, grundlegende Anforderungen, Abweichung von der Ebenheit, Platzierung von SMD

Deutsche Fassung

Leiterplatten und Flachbaugruppen

Konstruktion und Anwendung

Teil 1: Allgemeine Anforderungen – Hauptabschnitt 1: Gesichtspunkte
zur Ebenheit von elektronischen Baugruppen
(IEC 61188-1-1 : 1997)

Printed boards and printed board assemblies – Design and
use – Part 1-1: Generic requirements – Flatness considera-
tions for electronic assemblies (IEC 61188-1-1 : 1997)

Cartes imprimées et cartes imprimées équipées – Conception
et utilisation – Partie 1-1: Prescriptions génériques – Considé-
rations concernant la planéité d'ensembles électroniques
(CEI 61188-1-1 : 1997)

Diese Europäische Norm wurde von CENELEC am 1997-10-01 angenommen.

Die CENELEC-Mitglieder sind gehalten, die CEN/CENELEC-Geschäftsordnung zu erfüllen, in der die Bedingungen festgelegt sind, unter denen dieser Europäischen Norm ohne jede Änderung der Status einer nationalen Norm zu geben ist.

Auf dem letzten Stand befindliche Listen dieser nationalen Normen mit ihren bibliographischen Angaben sind beim Zentralsekretariat oder bei jedem CENELEC-Mitglied auf Anfrage erhältlich. Diese Europäische Norm besteht in drei offiziellen Fassungen (Deutsch, Englisch, Französisch). Eine Fassung in einer anderen Sprache, die von einem CENELEC-Mitglied in eigener Verantwortung durch Übersetzung in seine Landessprache gemacht und dem Zentralsekretariat mitgeteilt worden ist, hat den gleichen Status wie die offiziellen Fassungen.

CENELEC-Mitglieder sind die nationalen elektrotechnischen Komitees von Belgien, Dänemark, Deutschland, Finnland, Frankreich, Griechenland, Irland, Island, Italien, Luxemburg, Niederlande, Norwegen, Österreich, Portugal, Schweden, Schweiz, Spanien, Tschechische Republik und dem Vereinigten Königreich.

CENELEC

EUROPÄISCHES KOMITEE FÜR ELEKTROTECHNISCHE NORMUNG

European Committee for Electrotechnical Standardization

Comité Européen de Normalisation Electrotechnique

Zentralsekretariat: rue de Stassart 35, B-1050 Brüssel