

DIN EN 62258-5



ICS 31.200

**Halbleiter-Chip-Erzeugnisse –
Teil 5: Anforderungen für Angaben hinsichtlich der elektrischen
Simulation (IEC 62258-5:2006);
Deutsche Fassung EN 62258-5:2006**

Semiconductor die products –

Part 5: Requirements for information concerning electrical simulation (IEC 62258-5:2006);
German version EN 62258-5:2006

Produits de matrice de semi-conducteur –

Partie 5: Exigences pour l'information concernant la simulation électrique
(CEI 62258-5:2006);

Version allemande EN 62258-5:2006

Gesamtumfang 14 Seiten

DKE Deutsche Kommission Elektrotechnik Elektronik Informationstechnik im DIN und VDE

Beginn der Gültigkeit

Die von CENELEC am 2006-09-01 angenommene EN 62258-5 gilt als DIN-Norm ab 2007-02-01.

Nationales Vorwort

Vorausgegangener Norm-Entwurf: E DIN IEC 62258-5:2005-07.

Für diese Norm ist das nationale Arbeitsgremium K 631 „Halbleiterbauelemente“ der DKE Deutsche Kommission Elektrotechnik Elektronik Informationstechnik im DIN und VDE (<http://www.dke.de>) zuständig.

Die enthaltene IEC-Publikation wurde vom TC 47 „Semiconductor devices“ erarbeitet.

Die Reihe der Internationalen Normen IEC 62258 besteht unter dem Titel „Semiconductor die products“ derzeit aus folgenden Teilen:

Part 1: Requirements for procurement and use

Part 2: Exchange data formats

Part 3: Recommendations for good practice in handling, packing and storage (Technical Report)

Part 4: Questionnaire for die users and suppliers (Technical Report) (in preparation)

Part 5: Requirements for information concerning electrical simulation

Part 6: Requirements for information concerning thermal simulation

Part 7: XML schema for data exchange (Technical Report) (in preparation)

Weitere Teile können, falls erforderlich, hinzugefügt werden.

Das IEC-Komitee hat entschieden, dass der Inhalt dieser Publikation bis zu dem auf der IEC-Website unter „<http://webstore.iec.ch>“ mit den Daten zu dieser Publikation angegebenen Datum (maintenance result date) unverändert bleiben soll. Zu diesem Zeitpunkt wird entsprechend der Entscheidung des Komitees die Publikation

- bestätigt,
- zurückgezogen,
- durch eine Folgeausgabe ersetzt oder
- geändert.

Für den Fall einer undatierten Verweisung im normativen Text (Verweisung auf eine Norm ohne Angabe des Ausgabedatums und ohne Hinweis auf eine Abschnittsnummer, eine Tabelle, ein Bild usw.) bezieht sich die Verweisung auf die jeweils neueste gültige Ausgabe der in Bezug genommenen Norm.

Für den Fall einer datierten Verweisung im normativen Text bezieht sich die Verweisung immer auf die in Bezug genommene Ausgabe der Norm.

Der Zusammenhang der zitierten Normen mit den entsprechenden Deutschen Normen ergibt sich, soweit ein Zusammenhang besteht, grundsätzlich über die Nummer der entsprechenden IEC-Publikation. Beispiel: IEC 60068 ist als EN 60068 als Europäische Norm durch CENELEC übernommen und als DIN EN 60068 ins Deutsche Normenwerk aufgenommen.

Deutsche Fassung

Halbleiter-Chip-Erzeugnisse –
Teil 5: Anforderungen für Angaben hinsichtlich der elektrischen Simulation
(IEC 62258-5:2006)

Semiconductor die products –
Part 5: Requirements for information concerning
electrical simulation
(IEC 62258-5:2006)

Produits de matrice de semi-conducteur –
Partie 5: Exigences pour l'information
concernant la simulation électrique
(CEI 62258-5:2006)

Diese Europäische Norm wurde von CENELEC am 2006-09-01 angenommen. Die CENELEC-Mitglieder sind gehalten, die CEN/CENELEC-Geschäftsordnung zu erfüllen, in der die Bedingungen festgelegt sind, unter denen dieser Europäischen Norm ohne jede Änderung der Status einer nationalen Norm zu geben ist.

Auf dem letzten Stand befindliche Listen dieser nationalen Normen mit ihren bibliographischen Angaben sind beim Zentralsekretariat oder bei jedem CENELEC-Mitglied auf Anfrage erhältlich.

Diese Europäische Norm besteht in drei offiziellen Fassungen (Deutsch, Englisch, Französisch). Eine Fassung in einer anderen Sprache, die von einem CENELEC-Mitglied in eigener Verantwortung durch Übersetzung in seine Landessprache gemacht und dem Zentralsekretariat mitgeteilt worden ist, hat den gleichen Status wie die offiziellen Fassungen.

CENELEC-Mitglieder sind die nationalen elektrotechnischen Komitees von Belgien, Dänemark, Deutschland, Estland, Finnland, Frankreich, Griechenland, Irland, Island, Italien, Lettland, Litauen, Luxemburg, Malta, den Niederlanden, Norwegen, Österreich, Polen, Portugal, Rumänien, Schweden, der Schweiz, der Slowakei, Slowenien, Spanien, der Tschechischen Republik, Ungarn, dem Vereinigten Königreich und Zypern.

CENELEC

Europäisches Komitee für Elektrotechnische Normung
European Committee for Electrotechnical Standardization
Comité Européen de Normalisation Electrotechnique

Zentralsekretariat: rue de Stassart 35, B-1050 Brüssel

© 2006 CENELEC – Alle Rechte der Verwertung, gleich in welcher Form und in welchem Verfahren, sind weltweit den Mitgliedern von CENELEC vorbehalten.

Ref. Nr. EN 62258-5:2006 D

Vorwort

Der Text des Schriftstücks 47/1869/FDIS, zukünftige 1. Ausgabe von IEC 62258-5, ausgearbeitet von dem IEC TC 47 „Semiconductor devices“, wurde der IEC-CENELEC Parallelen Abstimmung unterworfen und von CENELEC am 2006-09-01 als EN 62258-5 angenommen.

Diese Norm muss in Verbindung mit EN 62258-1 und EN 62258-2 angewendet werden.

Nachstehende Daten wurden festgelegt:

- spätestes Datum, zu dem die EN auf nationaler Ebene durch Veröffentlichung einer identischen nationalen Norm oder durch Anerkennung übernommen werden muss (dop): 2007-06-01
- spätestes Datum, zu dem nationale Normen, die der EN entgegenstehen, zurückgezogen werden müssen (dow): 2009-09-01

Der Anhang ZA wurde von CENELEC hinzugefügt.

Anerkennungsnotiz

Der Text der Internationalen Norm IEC 62258-5:2006 wurde von CENELEC ohne irgendeine Abänderung als Europäische Norm angenommen.

In der offiziellen Fassung sind unter „Literaturhinweise“ zu den aufgelisteten Normen die nachstehenden Anmerkungen einzutragen:

IEC 61691-2 ANMERKUNG Harmonisiert als EN 61691-2:2001 (nicht modifiziert).

IEC 62014-1 ANMERKUNG Harmonisiert als EN 62014-1:2002 (nicht modifiziert).

Inhalt

	Seite
Vorwort	2
Einleitung	4
1 Anwendungsbereich	5
2 Normative Verweisungen	5
3 Begriffe	5
4 Allgemeines	5
5 Erforderliche Angaben für elektrische Simulationsmodelle	6
5.1 Angaben zum elektrischen Simulationsmodell	6
5.2 Angaben zur Bauelementebeschaltung	6
5.3 Angaben zum Simulationsmodell für das Timing	7
5.4 Angaben zur Redistribution (Umverdrahtung) von Verbindungen	7
5.5 Angaben zu den Gehäuseanschlüssen	8
Anhang A (informativ) Zusätzliche Erläuterungen	9
A.1 Allgemeines	9
A.2 Analyse der Signal-Laufwege	9
A.3 Verifikation der korrekten Funktionsweise	9
A.4 Verifikation der Anforderungen zum Timing	10
A.5 Verifikation der Prüfbarkeit	10
Literaturhinweise	11
Anhang ZA (normativ) Normative Verweisungen auf internationale Publikationen mit ihren entsprechenden europäischen Publikationen	12