

COMMISSION ÉLECTROTECHNIQUE INTERNATIONALE

(affiliée à l'Organisation Internationale de Normalisation — ISO)

RECOMMANDATION DE LA CEI

INTERNATIONAL ELECTROTECHNICAL COMMISSION

(affiliated to the International Organization for Standardization — ISO)

IEC RECOMMENDATION

Publication 117-7

Première édition — First edition

1966

Symboles graphiques recommandés

7ème partie: Dispositifs à semiconducteurs, condensateurs

Recommended graphical symbols

Part 7: Semiconductor devices, capacitors



Droits de reproduction réservés — Copyright - all rights reserved

Bureau Central de la Commission Electrotechnique Internationale

1, rue de Varembe
Genève, Suisse

Withdrawn

COMMISSION ÉLECTROTECHNIQUE INTERNATIONALE

(affiliée à l'Organisation Internationale de Normalisation — ISO)

RECOMMANDATION DE LA CEI

INTERNATIONAL ELECTROTECHNICAL COMMISSION

(affiliated to the International Organization for Standardization — ISO)

IEC RECOMMENDATION

Publication 117-7

Première édition — First edition

1966

Symboles graphiques recommandés

7ème partie: Dispositifs à semiconducteurs, condensateurs

Recommended graphical symbols

Part 7: Semiconductor devices, capacitors



Droits de reproduction réservés — Copyright - all rights reserved

Bureau Central de la Commission Electrotechnique Internationale

1, rue de Varembe
Genève, Suisse

SOMMAIRE

	Pages
PRÉAMBULE	4
PRÉFACE	4
CHAPITRE I: DISPOSITIFS A SEMICONDUCTEURS	6
Section A.1: Symboles élémentaires	6
Section A.2: Symboles complémentaires	10
Section B : Règles essentielles à suivre pour dessiner les symboles	11
Section C : Exemples de symboles de dispositifs complets	13
CHAPITRE II: CONDENSATEURS	17
Section A: Symboles généraux	17
Section B: Condensateurs fixes	19
Section C: Condensateurs variables	20

Withdrawing

CONTENTS

	Page
FOREWORD	5
PREFACE	5
 CHAPTER I: SEMICONDUCTOR DEVICES	 6
Section A.1: Symbol elements	6
Section A.2: Qualifying symbols	10
Section B : Basic rules for drawing symbols	11
Section C : Examples of complete device symbols	13
 CHAPTER II: CAPACITORS	 17
Section A: General symbols	17
Section B: Fixed capacitors	19
Section C: Variable capacitors	20

Withdrawing

COMMISSION ÉLECTROTECHNIQUE INTERNATIONALE

SYMBOLES GRAPHIQUES RECOMMANDÉS

7ème Partie: Dispositifs à semiconducteurs, condensateurs

PRÉAMBULE

- 1) Les décisions ou accords officiels de la CEI en ce qui concerne les questions techniques, préparés par des Comités d'Etudes où sont représentés tous les Comités nationaux s'intéressant à ces questions, expriment dans la plus grande mesure possible un accord international sur les sujets examinés.
- 2) Ces décisions constituent des recommandations internationales et sont agréées comme telles par les Comités nationaux.
- 3) Dans le but d'encourager cette unification internationale, la CEI exprime le vœu que tous les Comités nationaux ne possédant pas encore de règles nationales, lorsqu'ils préparent ces règles, prennent comme base fondamentale de ces règles les recommandations de la CEI dans la mesure où les conditions nationales le permettent.
- 4) On reconnaît qu'il est désirable que l'accord international sur ces questions soit suivi d'un effort pour harmoniser les règles nationales de normalisation avec ces recommandations dans la mesure où les conditions nationales le permettent. Les Comités nationaux s'engagent à user de leur influence dans ce but.

PRÉFACE

La présente recommandation est le fruit de nombreuses années de travail de la part du Comité d'Etudes N° 3 de la CEI: Symboles graphiques, qui est activement engagé dans la révision des anciennes Publications 35 et 42 de la CEI, traitant respectivement des symboles graphiques pour installations à courant fort et à courant faible.

Les noms des symboles ont, dans la mesure du possible, le même sens que les termes correspondants figurant dans la deuxième édition du Vocabulaire Electrotechnique International. Les symboles rassemblés dans la présente publication ont été diffusés aux Comités nationaux pour approbation dans plusieurs documents.

Les pays suivants ont voté explicitement en faveur de la publication du Chapitre I: Dispositifs à semiconducteurs:

Allemagne	Etats-Unis d'Amérique	Pologne
Australie	Finlande	Royaume-Uni
Autriche	Japon	Turquie
Belgique	Norvège	Union des Républiques
Canada	Pays-Bas	Socialistes Soviétiques
		Yougoslavie

Les pays suivants ont voté explicitement en faveur de la publication du Chapitre II: Condensateurs:

Allemagne	France	Pays-Bas
Autriche	Israël	Pologne
Corée (République de)	Italie	Suisse
Espagne	Japon	Tchécoslovaquie
Etats-Unis d'Amérique	Norvège	Union des Républiques
		Socialistes Soviétiques

Les autres parties de cette publication, traitant d'autres branches de l'électricité, seront publiées dès qu'elles auront reçu l'accord des Comités nationaux.

INTERNATIONAL ELECTROTECHNICAL COMMISSION

RECOMMENDED GRAPHICAL SYMBOLS

Part 7: Semiconductor devices, capacitors

FOREWORD

- 1) The formal decisions or agreements of the IEC on technical matters, prepared by Technical Committees on which all the National Committees having a special interest therein are represented, express, as nearly as possible, an international consensus of opinion on the subjects dealt with.
- 2) They have the form of recommendations for international use and they are accepted by the National Committees in that sense.
- 3) In order to promote this international unification, the IEC expresses the wish that all National Committees having as yet no national rules, when preparing such rules, should use the IEC recommendations as the fundamental basis for these rules in so far as national conditions will permit.
- 4) The desirability is recognized of extending international agreement on these matters through an endeavour to harmonize national standardization rules with these recommendations in so far as national conditions will permit. The National Committees pledge their influence towards that end.

PREFACE

The present Recommendation is the fruit of many years work by IEC Technical Committee No. 3, Graphical Symbols, which is actively engaged in revising the former IEC Publications 35 and 42 dealing respectively with graphical symbols for heavy and light current electrical engineering.

The names of the symbols have, as far as possible, the same meaning as the corresponding terms of the second edition of the International Electrotechnical Vocabulary. The symbols in this publication were circulated to the National Committees for approval in several documents.

The following countries voted explicitly in favour of publication of Chapter I, Semiconductor devices:

Australia	Germany	Turkey
Austria	Japan	Union of Soviet Socialist
Belgium	Netherlands	Republics
Canada	Norway	United Kingdom
Finland	Poland	United States of America
		Yugoslavia

The following countries voted explicitly in favour of publication of Chapter II, Capacitors:

Austria	Italy	Poland
Czechoslovakia	Japan	Spain
France	Korea (Republic of)	Switzerland
Germany	Netherlands	United States of America
Israel	Norway	Union of Soviet Socialist
		Republics

Further parts of this publication dealing with other branches of electrical engineering will be issued as soon as they have been approved by the National Committees.

CHAPITRE I: DISPOSITIFS A SEMICONDUCTEURS

CHAPTER I: SEMICONDUCTOR DEVICES

SECTION A.1 — SYMBOLES ÉLÉMENTAIRES

SECTION A.1 — SYMBOL ELEMENTS

No.	Symbole Symbol	Légende Description
524	524.1  524.2  524.3 	Enveloppe. Envelope. <i>Note: Si nécessaire, le symbole de l'enveloppe peut être décomposé en plusieurs parties.</i> <i>Note: If necessary, the envelope symbol may be split.</i>
600	600.1  600.2  600.3  600.4 	Région de semiconducteur avec une connexion. <i>Dans le dessin, le trait horizontal représente la région de semiconducteur et le trait perpendiculaire la connexion.</i> Semiconductor region with one ohmic connection. <i>As shown, the horizontal line is the semiconductor region and the vertical line is the ohmic connection.</i> Région de semiconducteur avec plusieurs connexions. <i>Exemples avec deux connexions.</i> Semiconductor region with several ohmic connections. <i>Examples with two ohmic connections.</i>