

NORME
INTERNATIONALE
INTERNATIONAL
STANDARD

CEI
IEC
748-2-2

QC 790109

1992

AMENDEMENT 1
AMENDMENT 1

1994-06

Amendement 1

Dispositifs à semiconducteurs
Circuits intégrés

Deuxième partie:
Circuits intégrés numériques
Section deux – Spécification de famille
pour les circuits intégrés numériques HCMOS,
séries 54/74 HC, 54/74 HCT, 54/74 HCU

Amendment 1

Semiconductor devices
Integrated circuits

Part 2:
Digital integrated circuits
Section two – Family specification for HCMOS
digital integrated circuits, series 54/74 HC,
54/74 HCT, 54/74 HCU

© CEI 1994 Droits de reproduction réservés — Copyright — all rights reserved

International Electrotechnical Commission 3, rue de Varembé Geneva, Switzerland
Telefax: +41 22 919 0300 e-mail: inmail@iec.ch IEC web site <http://www.iec.ch>



Commission Electrotechnique Internationale
International Electrotechnical Commission
Международная Электротехническая Комиссия

CODE PRIX
PRICE CODE C

Pour prix, voir catalogue en vigueur
For price, see current catalogue

AVANT-PROPOS

Le présent amendement a été établi par le sous-comité 47A: Circuits intégrés, du comité d'études 47 de la CEI: Dispositifs à semiconducteurs.

Le texte de cet amendement est issu des documents suivants:

DIS	Rapport de vote
47A(BC)294	47A(BC)297

Le rapport de vote indiqué dans le tableau ci-dessus donne toute information sur le vote ayant abouti à l'approbation de cet amendement.

Page 10

5.5 Tension de sortie au niveau bas

Transférer toutes les valeurs limites dans les colonnes «Max.».

Page 12

5.10 Marge d'immunité au bruit avec sortie au niveau bas

Supprimer ce paragraphe.

5.11 Marge d'immunité au bruit avec sortie au niveau haut

Supprimer ce paragraphe.

Page 14

5.16 Tension de sortie au niveau bas

Transférer toutes les valeurs limites dans les colonnes «Max.».

Page 18

5.27 Tension de sortie au niveau bas

Transférer toutes les valeurs limites dans les colonnes «Max.».