

**NORME
INTERNATIONALE
INTERNATIONAL
STANDARD**

**CEI
IEC**

60796-2

Première édition
First edition
1990-09

**Bus système à microprocesseurs –
Données: 8 bits et 16 bits (MULTIBUS I)**

Deuxième partie:

Description mécanique et brochage pour la configuration du bus système, avec des connecteurs en bout de carte

**Microprocessor system bus –
8-bit and 16-bit data (MULTIBUS I)**

Part 2:

Mechanical and pin descriptions for the system bus configuration, with edge connectors (direct)



Numéro de référence
Reference number
CEI/IEC 60796-2: 1990

LICENSED TO MECON Limited - RANCHI/BANGALORE
FOR INTERNAL USE AT THIS LOCATION ONLY, SUPPLIED BY BOOK SUPPLY BUREAU.

Numéros des publications

Depuis le 1er janvier 1997, les publications de la CEI sont numérotées à partir de 60000.

Publications consolidées

Les versions consolidées de certaines publications de la CEI incorporant les amendements sont disponibles. Par exemple, les numéros d'édition 1.0, 1.1 et 1.2 indiquent respectivement la publication de base, la publication de base incorporant l'amendement 1, et la publication de base incorporant les amendements 1 et 2.

Validité de la présente publication

Le contenu technique des publications de la CEI est constamment revu par la CEI afin qu'il reflète l'état actuel de la technique.

Des renseignements relatifs à la date de reconfirmation de la publication sont disponibles dans le Catalogue de la CEI.

Les renseignements relatifs à des questions à l'étude et des travaux en cours entrepris par le comité technique qui a établi cette publication, ainsi que la liste des publications établies, se trouvent dans les documents ci-dessous:

- **«Site web» de la CEI***
- **Catalogue des publications de la CEI**
Publié annuellement et mis à jour régulièrement
(Catalogue en ligne)*
- **Bulletin de la CEI**
Disponible à la fois au «site web» de la CEI* et comme périodique imprimé

Terminologie, symboles graphiques et littéraux

En ce qui concerne la terminologie générale, le lecteur se reportera à la CEI 60050: *Vocabulaire Electrotechnique International* (VEI).

Pour les symboles graphiques, les symboles littéraux et les signes d'usage général approuvés par la CEI, le lecteur consultera la CEI 60027: *Symboles littéraux à utiliser en électrotechnique*, la CEI 60417: *Symboles graphiques utilisables sur le matériel. Index, relevé et compilation des feuilles individuelles*, et la CEI 60617: *Symboles graphiques pour schémas*.

* Voir adresse «site web» sur la page de titre.

Numbering

As from 1 January 1997 all IEC publications are issued with a designation in the 60000 series.

Consolidated publications

Consolidated versions of some IEC publications including amendments are available. For example, edition numbers 1.0, 1.1 and 1.2 refer, respectively, to the base publication, the base publication incorporating amendment 1 and the base publication incorporating amendments 1 and 2.

Validity of this publication

The technical content of IEC publications is kept under constant review by the IEC, thus ensuring that the content reflects current technology.

Information relating to the date of the reconfirmation of the publication is available in the IEC catalogue.

Information on the subjects under consideration and work in progress undertaken by the technical committee which has prepared this publication, as well as the list of publications issued, is to be found at the following IEC sources:

- **IEC web site***
- **Catalogue of IEC publications**
Published yearly with regular updates
(On-line catalogue)*
- **IEC Bulletin**
Available both at the IEC web site* and as a printed periodical

Terminology, graphical and letter symbols

For general terminology, readers are referred to IEC 60050: *International Electrotechnical Vocabulary* (IEV).

For graphical symbols, and letter symbols and signs approved by the IEC for general use, readers are referred to publications IEC 60027: *Letter symbols to be used in electrical technology*, IEC 60417: *Graphical symbols for use on equipment. Index, survey and compilation of the single sheets* and IEC 60617: *Graphical symbols for diagrams*.

* See web site address on title page.

**NORME
INTERNATIONALE
INTERNATIONAL
STANDARD**

**CEI
IEC**

60796-2

Première édition
First edition
1990-09

**Bus système à microprocesseurs –
Données: 8 bits et 16 bits (MULTIBUS I)**

Deuxième partie:

Description mécanique et brochage pour la configuration du bus système, avec des connecteurs en bout de carte

**Microprocessor system bus –
8-bit and 16-bit data (MULTIBUS I)**

Part 2:

Mechanical and pin descriptions for the system bus configuration, with edge connectors (direct)

© IEC 1990 Droits de reproduction réservés — Copyright - all rights reserved

Aucune partie de cette publication ne peut être reproduite ni utilisée sous quelque forme que ce soit et par aucun procédé, électronique ou mécanique, y compris la photocopie et les microfilms, sans l'accord écrit de l'éditeur.

No part of this publication may be reproduced or utilized in any form or by any means, electronic or mechanical, including photocopying and microfilm, without permission in writing from the publisher.

International Electrotechnical Commission
Telefax: +41 22 919 0300

3, rue de Varembé Geneva, Switzerland
e-mail: inmail@iec.ch IEC web site <http://www.iec.ch>



Commission Electrotechnique Internationale
International Electrotechnical Commission
Международная Электротехническая Комиссия

CODE PRIX
PRICE CODE

J

*Pour prix, voir catalogue en vigueur
For price, see current catalogue*

SOMMAIRE

	Pages
PRÉAMBULE	4
PRÉFACE	4
INTRODUCTION	6

SPÉCIFICATIONS MÉCANIQUES

Articles

1.	Domaine d'application	6
2.	Objet	6
3.	Considérations sur le fond du panier	6
3.1	Relations entre les cartes	6
3.2	Affectation des broches pour le bus système	8
3.3	Connecteurs de bus	8
4.	Facteurs déterminant le format	8
4.1	Normes de désignation des connecteurs et de numérotation des broches	8
4.2	Format normalisé des cartes de câblage imprimé	8

CONTENTS

	Page
FOREWORD	5
PREFACE	5
INTRODUCTION	7

MECHANICAL SPECIFICATIONS

Clause

1. Scope	7
2. Object	7
3. Backplane considerations	7
3.1 Board to board relationships	7
3.2 System bus pin assignments	9
3.3 Bus connectors	9
4. Form factors	9
4.1 Connector naming and pin numbering standards	9
4.2 Standard outline of printed wiring boards	9

COMMISSION ÉLECTROTECHNIQUE INTERNATIONALE

BUS SYSTÈME À MICROPROCESSEURS – DONNÉES: 8 BITS ET 16 BITS (MULTIBUS I)

Deuxième partie: Description mécanique et brochage pour la configuration du bus système, avec des connecteurs en bout de carte

PRÉAMBULE

- 1) Les décisions ou accords officiels de la CEI en ce qui concerne les questions techniques, préparés par des Comités d'Etudes où sont représentés tous les Comités nationaux s'intéressant à ces questions, expriment dans la plus grande mesure possible un accord international sur les sujets examinés.
- 2) Ces décisions constituent des recommandations internationales et sont agréées comme telles par les Comités nationaux.
- 3) Dans le but d'encourager l'unification internationale, la CEI exprime le voeu que tous les Comités nationaux adoptent dans leurs règles nationales le texte de la recommandation de la CEI, dans la mesure où les conditions nationales le permettent. Toute divergence entre la recommandation de la CEI et la règle nationale correspondante doit, dans la mesure du possible, être indiquée en termes clairs dans cette dernière.
- 4) La CEI n'a fixé aucune procédure concernant le marquage comme indication d'approbation et sa responsabilité n'est pas engagée quand il est déclaré qu'un matériel est conforme à l'une de ses recommandations.

PRÉFACE

La présente norme a été établie par le Sous-Comité 47B*: Systèmes à microprocesseurs, du Comité d'Etudes n° 47 de la CEI: Dispositifs à semiconducteurs.

Cette norme constitue la deuxième partie d'une série de publications dont les autres parties sont les suivantes:

- Publication 796-1 (1990): Bus système à microprocesseurs – Données: 8 bits et 16 bits (MULTIBUS I) – Première partie: Description fonctionnelle avec spécifications électriques et chronologiques.
- Publication 796-3 (1990): Troisième partie: Description mécanique et brochage pour la configuration Eurocard ayant des connecteurs rapportés.

Le texte de cette norme est issu des documents suivants:

Règle des Six Mois	Rapport de vote
47B(BC)9	47B(BC)14

Le rapport de vote indiqué dans le tableau ci-dessus donne toute information sur le vote ayant abouti à l'approbation de cette norme.

* Le Sous-Comité 47B de la CEI est désormais transféré dans l'ISO/CEI JTC 1.

La présente norme a été approuvée selon les procédures de la CEI et, par conséquent, est publiée comme norme de la CEI.