

NORME INTERNATIONALE INTERNATIONAL STANDARD



Commission Electrotechnique Internationale

International Electrotechnical Commission

Международная Электротехническая Комиссия

CEI
IEC
824

Première édition
First edition
1988

Terminologie relative aux microprocesseurs

Terminology related to microprocessors

Révision de la présente publication

Le contenu technique des publications de la CEI est constamment revu par la Commission afin d'assurer qu'il reflète bien l'état actuel de la technique.

Les renseignements relatifs à ce travail de révision, à l'établissement des éditions révisées et aux mises à jour peuvent être obtenus auprès des Comités nationaux de la CEI et en consultant les documents ci-dessous:

- **Bulletin de la CEI**
- **Annuaire de la CEI**
- **Catalogue des publications de la CEI**
Publié annuellement

Terminologie

En ce qui concerne la terminologie générale, le lecteur se reportera à la Publication 50 de la CEI: Vocabulaire Electrotechnique International (VEI), qui est établie sous forme de chapitres séparés traitant chacun d'un sujet défini, l'Index général étant publié séparément. Des détails complets sur le VEI peuvent être obtenus sur demande.

Les termes et définitions figurant dans la présente publication ont été soit repris du VEI, soit spécifiquement approuvés aux fins de cette publication.

Symboles graphiques et littéraux

Pour les symboles graphiques, symboles littéraux et signes d'usage général approuvés par la CEI, le lecteur consultera:

- la Publication 27 de la CEI: Symboles littéraux à utiliser en électrotechnique;
- la Publication 617 de la CEI: Symboles graphiques pour schémas.

Les symboles et signes contenus dans la présente publication ont été soit repris des Publications 27 ou 617 de la CEI, soit spécifiquement approuvés aux fins de cette publication.

Publications de la CEI établies par le même Comité d'Etudes

L'attention du lecteur est attirée sur le deuxième feuillet de la couverture, qui énumère les publications de la CEI préparées par le Comité d'Etudes qui a établi la présente publication.

Revision of this publication

The technical content of IEC publications is kept under constant review by the IEC, thus ensuring that the content reflects current technology.

Information on the work of revision, the issue of revised editions and amendment sheets may be obtained from IEC National Committees and from the following IEC sources:

- **IEC Bulletin**
- **IEC Yearbook**
- **Catalogue of IEC Publications**
Published yearly

Terminology

For general terminology, readers are referred to IEC Publication 50: International Electrotechnical Vocabulary (IEV), which is issued in the form of separate chapters each dealing with a specific field, the General Index being published as a separate booklet. Full details of the IEV will be supplied on request.

The terms and definitions contained in the present publication have either been taken from the IEV or have been specifically approved for the purpose of this publication.

Graphical and letter symbols

For graphical symbols, and letter symbols and signs approved by the IEC for general use, readers are referred to:

- IEC Publication 27: Letter symbols to be used in electrical technology;
- IEC Publication 617: Graphical symbols for diagrams.

The symbols and signs contained in the present publication have either been taken from IEC Publications 27 or 617, or have been specifically approved for the purpose of this publication.

IEC publications prepared by the same Technical Committee

The attention of readers is drawn to the back cover, which lists IEC publications issued by the Technical Committee which has prepared the present publication.

NORME INTERNATIONALE INTERNATIONAL STANDARD



Commission Electrotechnique Internationale
International Electrotechnical Commission
Международная Электротехническая Комиссия

CEI
IEC
824

Première édition
First edition
1988

Terminologie relative aux microprocesseurs

Terminology related to microprocessors

© CEI 1988 Droits de reproduction réservés — Copyright — all rights reserved

Aucune partie de cette publication ne peut être reproduite ni utilisée sous quelque forme que ce soit et par aucun procédé, électronique ou mécanique, y compris la photocopie et les microfilms, sans l'accord écrit de l'éditeur.

No part of this publication may be reproduced or utilized in any form or by any means, electronic or mechanical, including photocopying and microfilm, without permission in writing from the publisher.

Bureau Central de la Commission Electrotechnique Internationale 3, rue de Varembe Genève, Suisse



Documents

Code prix 6
Document Sharing Hub

Pour prix, voir catalogue en vigueur
For price, see current catalogue

COMMISSION ELECTROTECHNIQUE INTERNATIONALE

TERMINOLOGIE RELATIVE AUX MICROPROCESSEURS

PREAMBULE

- 1) Les décisions ou accords officiels de la CEI en ce qui concerne les questions techniques, préparés par des Comités d'Etudes où sont représentés tous les Comités nationaux s'intéressant à ces questions, expriment dans la plus grande mesure possible un accord international sur les sujets examinés.
- 2) Ces décisions constituent des recommandations internationales et sont agréées comme telles par les Comités nationaux.
- 3) Dans le but d'encourager l'unification internationale, la CEI exprime le vœu que tous les Comités nationaux adoptent dans leurs règles nationales le texte de la recommandation de la CEI, dans la mesure où les conditions nationales le permettent. Toute divergence entre la recommandation de la CEI et la règle nationale correspondante doit, dans la mesure du possible, être indiquée en termes clairs dans cette dernière.

PREFACE

La présente norme a été établie par le Sous-Comité 47B: Systèmes à microprocesseurs, du Comité d'Etudes n° 47 de la CEI: Dispositifs à semiconducteurs.

Le texte de cette norme est issu des documents suivants:

Règle des Six Mois	Rapports de vote
47B(BC)6 47B(BC)13	47B(BC)17 47B(BC)18

Les rapports de vote indiqués dans le tableau ci-dessus donnent toute information sur le vote ayant abouti à l'approbation de cette norme.

La publication suivante de la CEI est citée dans la présente norme:

Publication n° 748-2 (1985): Dispositifs à semiconducteurs - Circuits intégrés. Deuxième partie: Circuits intégrés digitaux.

Autres publications citées:

Norme ISO 2382/VII (1977): Traitement de l'information - Vocabulaire - Chapitre 07: Programmation des calculateurs numériques.

Norme ISO 2382/X (1979): Chapitre 10: Techniques et moyens d'exploitation.

Norme ISO 2382-11 (1987): Systèmes de traitement de l'information - Vocabulaire - Partie 11: Unités de traitement.

Projet de norme internationale

ISO/DIS 2382-12.2 (1987): Partie 12: Périphériques.

INTERNATIONAL ELECTROTECHNICAL COMMISSION

TERMINOLOGY RELATED TO MICROPROCESSORS

FOREWORD

- 1) The formal decisions or agreements of the IEC on technical matters, prepared by Technical Committees on which all the National Committees having a special interest therein are represented, express, as nearly as possible, an international consensus of opinion on the subjects dealt with.
- 2) They have the form of recommendations for international use and they are accepted by the National Committees in that sense.
- 3) In order to promote international unification, the IEC expresses the wish that all National Committees should adopt the text of the IEC recommendation for their national rules in so far as national conditions will permit. Any divergence between the IEC recommendation and the corresponding national rules should, as far as possible, be clearly indicated in the latter.

PREFACE

This standard has been prepared by Sub-Committee 47B: Microprocessor systems, of IEC Technical Committee No. 47: Semiconductor devices.

The text of this standard is based on the following documents:

Six Months' Rule	Reports on Voting
47B(C0)6 47B(C0)13	47B(C0)17 47B(C0)18

Full information on the voting for the approval of this standard can be found in the Voting Reports indicated in the above table.

The following IEC publication is quoted in this standard:

Publication No. 748-2 (1985): Semiconductor devices - Integrated circuits. Part 2: Digital integrated circuits.

Other publications quoted:

ISO Standard 2382/VII (1977): Data processing - Vocabulary - Section 07: Digital computer programming.

ISO Standard 2382/X (1979): Section 10: Operating techniques and facilities.

ISO Standard 2382-11 (1987): Information processing systems - Vocabulary - Part 11: Processing units.

Draft International Standard

ISO/DIS 2382-12.2 (1987): Part 12: Peripheral equipment.

TERMINOLOGIE RELATIVE AUX MICROPROCESSEURS

Domaine d'application

La présente norme donne les termes et définitions applicables aux systèmes à microprocesseurs.

1. Termes et définitions

Note. - Les termes et définitions assortis d'une référence ont été repris des parties et chapitres suivants de la Norme ISO 2382:

- chapitre 07;
- chapitre 10;
- partie 11;
- partie 12.

1.1 Architecture

1.1.1 Bus

Chemin commun par lequel transitent des signaux de l'une des sources à une ou plusieurs destinations.

1.1.2 Unité arithmétique [logique] [arithmétique et logique], organe de calcul, UAL (abréviation) (ISO 2382-11 - 11.01.08)

Partie d'un processeur qui effectue des opérations arithmétiques [des opérations logiques] [des opérations arithmétiques et des opérations logiques].

Note. - Le terme "unité arithmétique" désigne parfois un organe qui effectue à la fois des opérations arithmétiques et des opérations logiques.

1.1.3 Unité de commande, organe de commande, unité de contrôle (ISO 2382/11 - 11.01.02)

Partie d'un processeur qui recherche en mémoire centrale les instructions dans l'ordre approprié, interprète chacune d'elles et, selon cette interprétation, adresse les signaux appropriés à l'unité arithmétique et logique et à d'autres organes du processeur.

1.1.4 Compteur ordinal

Définition équivalente à celle de l'ISO pour "Registre d'adresse d'instruction, registre de programme, pointeur de programme" (ISO 2382-11 - 11.02.02).

Registre spécialisé appelé à recevoir l'adresse de la prochaine instruction à exécuter.